



Fak. 5: **Technologien und Prozesse der Mikroelektronik**

Fak. 7: **Design und Fertigung Mikro- und Nanoelektronischer Systeme**

Blockseminar für das **WS25/26**
Zeit: 8. - 10. Oktober 2025 Blockseminar
Ort: ZAQuant, Raum 1.204, Allmandring 13, 70569 Stuttgart-Vaihingen

Agenda

Mittwoch 8.10.2025

09:00 1. Faszination Mikroelektronik
09:30 2. Vom elektronischen System zur Siliziumstruktur
12:15 *Mittagspause*
13:30 3. Reinraum und Wafer
15:15 A. Hausarbeiten und Prüfungsablauf

Donnerstag 9.10.2025

08:30 4. Schichtabscheidung
11:00 5. Lithografie I
12:15 *Mittagspause*
13:30 5. Lithografie II
15:15 6. Ätzprozesse
17:00 B. Technologieführung

Freitag 10.10.2025

08:30 7. Anwendungen und Bauelemente
10:15 8. Qualität. Prozesskontrollen und Test
12:15 *Mittagspause*
13:30 9. Aufbau und Verbindungstechnik
15:15 C. Feedback

Direkte **Anmeldung** mit Studiengang / Abschluss und Matrikel Nr. ist **erforderlich!**
Vergabe der begrenzten Teilnehmerplätze erfolgt nach zeitlichem Eingang der Anmeldungen:

Anmeldung bei **E. Futterer** +49 711 21855-260 per Email an: efu@ims-chips.de